

----アナログ回路技術と SoC 向け混載技術に関する

小特集号(英文論文誌 C)論文募集-----

アナログ回路技術と SoC 向け混載技術に関する小特集編集委員会

インターネットや携帯電話などの進化は、現在も急速な勢いで続いております。これらの進化をハードウェアの側面から支えている技術に、アナログ回路技術があります。多様な情報機器に用いるアナログ回路には、高度な機能・高性能を低消費電力かつ低コストに実現することが要求されており、アナログ回路技術のみならず、デジタル信号処理との協調、SoC 環境下での性能保証、先端製造プロセスとアナログ集積回路の関係（DFM やデバイスモデルなど）、など、ひろい要素技術領域の発展が必要とされています。

そこで本小特集号（平成 20 年 6 月号）では、アナログ回路技術、ミックスドシグナル SoC への応用、あるいは製造性やテストビリティなど、アナログ回路を取り巻く新しい諸問題についてひろい問題提起・議論をし、この分野における研究・開発を更に、活発に進展させて頂きたいと考えました。多くの皆様の積極的なご投稿をお願い致します。

1.対象分野

主な分野は以下の通りですが、これらに限定するものではありません。

- ・アナログ回路向けデバイス技術（CMOS, BiCMOS, 化合物、MEMS、など）
- ・半導体デバイス・モデリング技術、デバイス/回路シミュレーション技術
- ・アナログ向け DFM・テストビリティ
- ・ワイヤレス回路技術、ワイヤライン回路技術
- ・高周波回路技術
- ・広帯域回路技術
- ・光通信用回路技術
- ・低電圧・低消費電力回路技術
- ・高速・高精度 ADC・DAC 技術
- ・SoC 向け混載技術
- ・アナログ回路向け実装技術（パッケージング、SiP、モジュール、EMC 対策、電源/デジタルノイズ対策、など）
- ・ミックスドシグナル応用領域（RFID, ストレージ、チューナ、車載など）
- ・高性能化のためのアナログ要素技術一般（高周波 ESD 保護回路、電源回路、など）

2. 論文の執筆と取扱い

通常の英文論文と同一とします。原則として刷り上がりペーパー8 ページ，レター2 ページ以内とします。詳細は Information for Authors (<http://www.ieice.org/eng/shiori/mokuji.html>) を御参照下さい。査読後の再提出期間(通常は 60 日)を短縮する場合がありますので，あらかじめ御了承下さい。本小特集への論文投稿については下記を御参照下さい。

3. 投稿方法

査読作業の円滑化を図るため，本小特集では論文の電子投稿を行います。以下の手順で御投稿下さい。

手順1：https://review.ieice.org/regist_e.aspx より登録を行って下さい。受け付けられるファイル形式は，Adobe Acrobat(R)の PDF ファイルです。なお登録時には必ず "Type of Issue (Section)/Category of Transactions" で [Special-EC] Analog Circuits and Related SoC Integration Technologies を選択して下さい。[Regular-EC]を選択しないで下さい。

手順2：論文(図，表を含む)の紙原稿 1 部，著作権譲渡承諾書 (Copyright Transfer and Page Charge Agreement) と仮登録確認用紙(Confirmation Sheet of Manuscript Registration)を下記まで郵送して下さい。これらの書類がないと査読が開始されません。

4. 論文投稿締切日 平成 19 年 10 月 9 日 (火) 必着

5. 郵送先及び問合せ先

阿部 雅美

ソニー株式会社

半導体事業本部 システム LSI 事業部 開発 1 部 3 課

〒243-0014 神奈川県厚木市旭町 4-14-1 厚木 Tec

TEL (046)202-1836, FAX (046)202-6633,

E-mail: abemy@sabip.semicon.sony.co.jp

6. 小特集編集委員会

委員長 片倉 雅幸(ソニー)

幹事 阿部 雅美(ソニー)，渡辺 理(東芝)

委員 青木 均(モーデック)，飯田 哲也(STARC)，

伊藤 正雄(ルネサステクノロジ)，井上 薫(松下電器)，宇賀神 守(NTT)，

丘 維礼(日立), 小林 春夫(群馬大), 佐藤 隆英(東工大),
島 健(神奈川大), 杉本 泰博(中央大), 谷本 洋(北見工大),
束原 恒夫(会津大), 永田 真(神戸大), 兵庫 明(東京理科大),
藤本 竜一(東芝), 松岡 俊匡(阪大), 武藤 浩二(九州工大),
湯川 彰(NEC エレクトロニクス), 横山 道央(山形大),
脇本 力(アナログデバイスズ)

7. 小特集号の海外配布

本小特集号は, 該当分野の海外キーパーソン 50 名に送付される予定です.

8. 重要なお知らせ

平成 17 年 7 月以降, 投稿に際しては, 著者のうち少なくとも一名は本会会員でなければなりません.

ただし招待論文に関してはこの限りではありません. 必要な投稿資格を満たしていない著者からの投稿論文については, 投稿を受け付けないこととなりますので御注意下さい.